

CI13241 数据手册

高性能神经网络智能语音芯片



• 神经网络处理器（BNPU）

- BNPU V3.5，支持 DNN\TDNN\RNN\CNN 等神经网络及并行矢量运算，可实现高性能的语音识别和通话降噪等功能

• CPU 和存储器

- CPU 主频可达 210 MHz
- 内置 1MBytes Flash 存储器
- 内置 288KBytes SRAM
- 内置 256bit eFuse，可用于应用加密

• Audio Codec

- 高性能低功耗 audio ADC，SNR ≥ 95 dB
- 低功耗 audio DAC，SNR ≥ 95 dB

• PWM

- 支持 4 路 PWM 接口

• GPIO

- 13 个高速 GPIO，翻转频率可达 20MHz
- 7 个 GPIO 支持 5V 输入

• 复位和电源管理

- 供电电压范围 3.6V~5.5V
- 内置 PMU 电源管理单元
- 内置上电复位（POR）
- 内置电压检测（PVD）

• 时钟

- 内置 RC 振荡器
- 支持外置晶振输入

• 通讯接口

- 1 路 IIC 接口
- 3 路 UART 接口，支持 5V 通讯，支持最高 3Mbps 速率

• 定时器和看门狗

- 内置 2 组 32 位定时器和 1 个看门狗

目录

1 概述 3

 1.1 功能描述 3

 1.2 芯片规格 4

2 引脚图和功能描述 5

 2.1 引脚图 6

 2.2 管脚描述 7

 2.3 复用功能 9

3 电气特性 10

4 封装信息 11

5 订购信息 12

6 应用方案 13

 6.1 应用参考电路图 13

 6.2 应用其它注意事项 15

1 概述

1.1 功能描述

[CI13241](#) 是启英泰伦研发的新一代高性能神经网络智能语音芯片，集成了启英泰伦自研的脑神经网络处理器 BNPU V3.5 和 CPU 内核，系统主频可达 210MHz，内置高达 288KByte 的 SRAM，集成 PMU 电源管理单元和 RC 振荡器，集成单通道高性能低功耗 Audio Codec 和多路 UART、IIC、PWM、GPIO 等外围控制接口。芯片仅需少量电阻电容等外围器件就可以实现各类智能语音产品硬件方案，性价比极高。

[CI13241](#) 使用工业级设计标准，具有较高的环境可靠性，芯片工作温度范围在 -40°C 到 $+85^{\circ}\text{C}$ 之间，符合 MSL3 级湿敏等级，符合 IEC 61000-4-2 的 4KV 接触放电试验标准，符合 FCC 电磁兼容标准，符合 ROHS 和 REACH 环保标准。

[CI13241](#) 采用了启英泰伦的 3.5 代 BNPU 技术，该技术支持 DNN\TDNN\RNN\CNN 等神经网络及并行矢量运算，可实现高性能语音识别、语音降噪等功能，具备强劲的环境噪声抑制能力。[CI13162](#) 方案还支持汉语、英语、日语等多种全球语言，可广泛应用于家电、照明、玩具、可穿戴设备、工业、汽车等产品领域，实现语音交互及控制和各类智能语音方案应用。。

1.2 芯片规格

[CI13241](#) 芯片功能框图如下图所示：

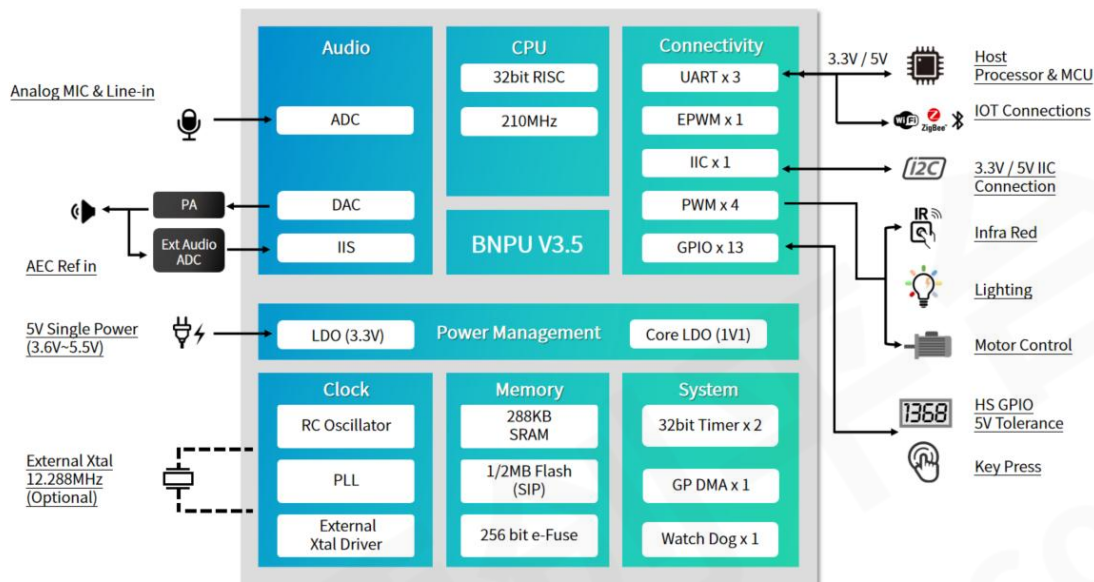


图 1-1 芯片功能框图

■ 神经网络处理器 BNPU V3.5

– 采用 3.5 代硬件 BNPU 技术，支持 DNN\TDNN\RNN\CNN 等神经网络及并行矢量运算，可实现高性能语音识别、语音降噪等功能

■ CPU

- 32 位高性能 CPU，运行频率最高支持 210MHz
- 32-bit 单周期乘法器，支持 DSP 扩展加速

■ 存储器

- 内置 288KB SRAM
- 内置 256bit eFuse
- 内置 1MB Flash

■ 音频接口

- 内置高性能低功耗 Audio Codec 模块，支持单路 ADC 采样和单路 DAC 播放
- 支持 Automatic Level Control (ALC) 功能
- 支持 8kHz/16kHz/24kHz/32kHz/44.1kHz/48kHz 采样率

■ 电源管理单元 PMU

- 内置 2 个高性能 LDO，无需外加电源芯片，外围仅需少量阻容器件
- 支持 5V 供电直接输入，供电范围最小支持 3.6V 输入，最大支持 5.5V 输入

■ 时钟

- 内置 RC 振荡器

■ 外设和定时器

- 3 路 UART 接口，最高可支持 3M 波特率
- 1 路 IIC 接口，可以外接 IIC 器件进行扩展
- 4 路 PWM 接口，灯控和电机类应用可直接驱动
- 内置 2 组 32-bit timer
- 内置 1 组独立看门狗 (IWDG)

■ GPIO

- 支持 13 个 GPIO 口，可以作为主控 IC 使用
- 每个 GPIO 口可配置中断功能，支持上下拉可配置
- 7 个 GPIO 支持宽压 5V 电平信号直接通信，无需外接电平转换但，只需要外接上拉到 5V 的电阻

■ 软件开发支持

- 提供完整软件开发包、应用方案示例和语音开发平台在线制作固件等功能，详情请访问：<https://aiplatform.chipintelli.com>

■ 固件烧录和保护

- 支持 UART 升级和固件保护

■ EMC 和 ESD

- 内部 ESD 增强设计，可通过 4KV 接触放电试验

■ ROHS 和 REACH

- 采用环保材料，支持通过 ROHS 和 REACH 测试

■ 封装和工作温度范围

- 封装形式：SSOP24，尺寸为长 8.6mm 宽 6mm 高 1.64mm
- 工作环境温度：-40℃ 到 85℃

2 引脚图和功能描述

2.1 引脚图

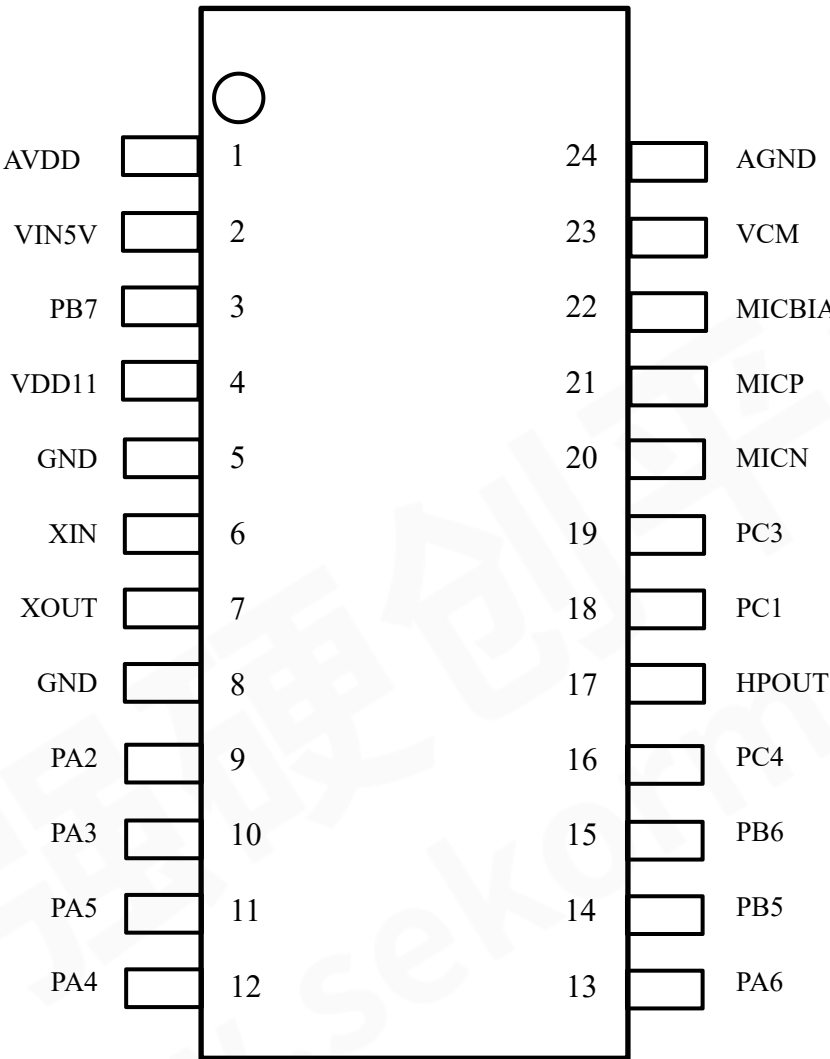


图 2-1 [CI13241](#) SSOP24 引脚图

2.2 管脚描述

表 2-1 管脚描述

管脚号	管脚名称	类型	IO 5V 耐压	IO 上电默认状态	管脚复用和功能描述
1	AVDD	P	-	-	- 内部 LD0-3.3V 输出 - 内部模拟电路 3.3V 供电输入 * Note1*
2	VIN5V	P	-	-	- 供电电压输入，供电电压范围 3.6V~5.5V * Note1*
3	PB7	IO	-	IN, T+U	GPIO PB7
4	VDD11	P	-	-	- LD0-1.1V 输出 - 内核 1.1V 供电输入 * Note1*
5	GND	P	-	-	Ground
6	XIN	I	-	-	- XIN (上电默认状态) - GPIO PA0 - PWM2
7	XOUT	O	-	-	- XOUT (上电默认状态) - GPIO PA1
8	GND	P	-	-	Ground
9	PA2	IO	√	IN, T+D	- GPIO PA2 (上电默认状态) - IIS_SDI - IIC_SDA - UART1_TX - PWM0 - PWMP
10	PA3	IO	√	IN, T+D	- GPIO PA3 (上电默认状态) - IIS_LRCLK - IIC_SCL - UART1_RX1 - PWM1 - PWMN
11	PA5	IO	√	IN, T+D	- GPIO PA5 (上电默认状态) - IIS_SCLK - - UART2_TX - PWM3 - PWMN
12	PA4	IO	√	IN, T+U	- GPIO PA4 (上电默认状态)/PG_EN (上电时高电平时启动编程功能) - IIS_SDO - - - PWM2 - PWMP
13	PA6	IO	√	IN, T+D	- GPIO PA6 (上电默认状态) - IIS_MCLK - - UART2_RX

					● PWM0
14	PB5	IO	√	IN, T+U	● GPIO PB5（上电默认状态） ● UART0_TX ● IIC_SDA ● PWM1 ● PWM0
15	PB6	IO	√	IN, T+U	● GPIO PB6（上电默认状态） ● UART0_RX ● IIC_SCL ● PWM2 ● PWMN
16	PC4	IO	-	IN, T+U	● 保留（上电默认状态） ● GPIO PC4 ● SCL ● PWM0
17	HPOUT	O	-	-	DAC output
18	PC1	IO	-	IN, T+D	● 保留（上电默认状态） ● GPIO PC1 ● 3.TX2 ● PWM3
19	PC3	IO	-	IN, T+D	● 保留（上电默认状态） ● GPIO PC3 ● SDA ● PWM1
20	MICN	I	-	-	Microphone N input
21	MICP	I	-	-	Microphone P input
22	MICBIAS	O	-	-	Microphone bias output
23	VCM	O	-	-	VCM Output
24	AGND	P	-	-	Analog ground

符号定义：

I 输入

O 输出

IO 双向

P 电源和地

T+D 三态下拉

T+U 三态上拉

OUT 上电默认输出

IN 上电默认输入

所有 IO 支持驱动能力可配，上下拉电阻可配。

2.3 复用功能

表 2-2 IO 复用功能

Pin Name	Function1	Function2	Function3	Function4	Function5	Function6	Specific Function
XIN	PA0	PWM2					XIN
XOUT	PA1						XOUT
PA2	PA2	SDI	IIC_SDA	UART1_TX	PWM0	PWMP	
PA3	PA3	LRCK	IIC_SCL	UART1_RX	PWM1	PWMN	
PA4	PA4	SDO	-	-	PWM2	PWMP	PG_EN Note1
PA5	PA5	SCLK		TX2	PWM3	PWMN	
PA6	PA6	MCLK		RX2	PWM0		
PB5	PB5	UART0_TX	IIC_SDA	PWM1	PWMP		
PB6	PB6	UART0_RX	IIC_SCL	PWM2	PWMN		
PC4	-	PC4	SCL	PWM0			
PC1	-	PC1	TX2	PWM3			
PC3	-	PC3	SDA	PWM1			

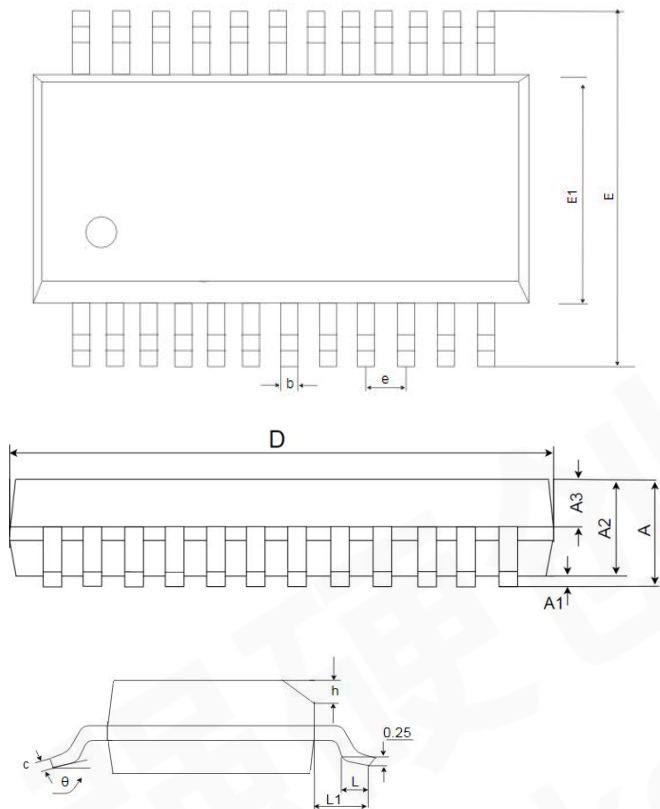
Note1: 芯片 PA4 (PG_EN) 引脚内部默认上拉，当上电判断为高时，芯片上电时检测到 UART0 上有升级信号即可自动进入升级模式，这时可使用配套的升级工具对芯片内部的 Nor Flash 进行编程。未检测到 UART0 上有升级信号将进入正常工作模式。

3 电气特性

表 3-1 电气特性表

符号	描述	最小值	典型值	最大值	单位
VIN5V	芯片供电输入 *Note1*	3.6	5	5.5	V
AVDD	3.3V电源	2.97	3.3	3.63	V
VDD11	1.1V电源	0.99	1.1	1.21	V
V_{IH}	输入高电压, $3.0V \leq VDD33 \leq 3.6V$	$0.7 \times VDD33$	—	$VDD33 + 0.3$	V
V_{IL}	输入低电压, $3.0V \leq VDD33 \leq 3.6V$	-0.3	—	$0.3 \times VDD33$	V
V_{OL}	输出低电压 @ $I_{OL} = 12mA$	—	—	0.4	V
V_{OH}	输出高电压 @ $I_{OH} = 20mA$	2.4	—	—	V
I_{5VIO}	IO (5V耐压) 输出3.3V时驱动电流	20	—	33	mA
I_{33VIO}	IO (3.3V耐压) 输出3.3V时驱动电流	14	—	24	mA
ΣI_{VDD}	芯片所有IO总电流之和	—	—	260	mA
Pde	采用5V供电, 芯片1.1V采用外部DC-DC芯片供电, 正常识别时5V输入的总功耗 (环境温度 $T_A = 25^\circ C$)	40	—	90	mW
Pdi	采用5V给芯片供电, 芯片采用内部PMU, 正常识别时5V输入的总功耗 (环境温度 $T_A = 25^\circ C$)	125	—	255	mW
RC振荡器精度	$T_A = -40 \text{ to } 85^\circ C$	-1.5	—	+1.5	%
T_A	芯片采用内部RC振荡器可适应的工作环境温度	-40	—	+85	$^\circ C$
T_{ST}	芯片储存环境温度	-55	—	+150	$^\circ C$

4 封装信息



COMMON DIMENSIONS

SYMBOL	UNIT: MILLIMETER		
	MIN	NOM	MAX
A	—	—	1.75
A1	0.10	0.15	0.25
A2	1.30	1.48	1.50
A3	0.6	0.65	0.70
b	0.23	—	0.31
c	0.20	—	0.24
D	8.55	8.6	8.75
E	5.80	6.00	6.20
E1	3.80	3.90	4.00
e	0.635BSC		
h	0.30	—	0.50
L	0.50	—	0.80
L1	1.05REF		
θ	0	—	8°

5 订购信息

[CI13241](#) 芯片封装 MRAK 如下图，第一行为公司 LOG，第二行为芯片型号，第三行为生产批次号，左下角圆点为 1 脚标识。



芯片型号定义如下：

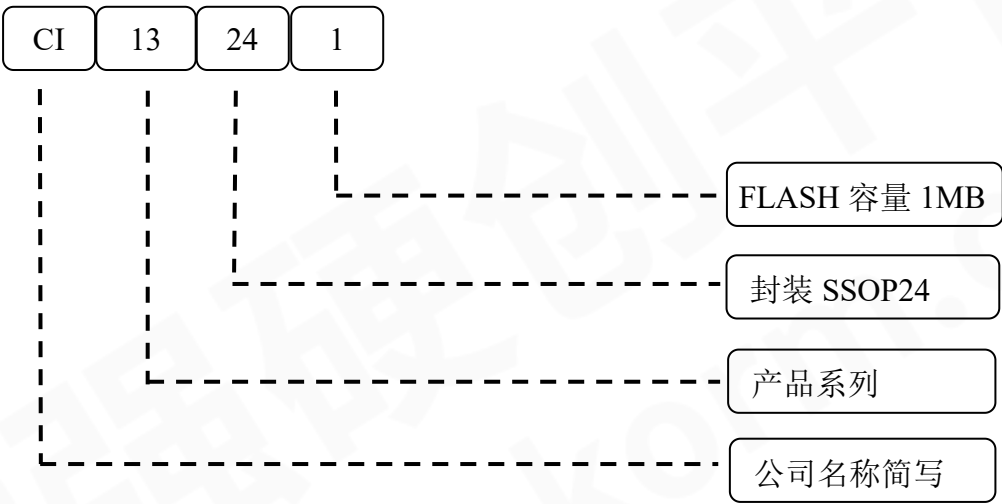


表 5-1 订购信息表

Orderable Device	Flash	Status	Package Type	Pins	Package Qty	Eco Plan	MSL Peak Temp	Op Temp (°C)
CI13241	1MByte	MP	SSOP24/Tube	24	50	RoHS & Green	Level-3 260C-UNLIM	-40 to 85

6 应用方案

6.1 应用参考电路图

CI13241 芯片外围仅需要少量器件就可以支持各类语音应用。针对语音部分，该芯片可以支持单麦克风差分输入或单麦克风单端输入。用户可以根据设计的应用方案功能、功耗和成本要求选择合适的电路，下面对该芯片一个最简单的应用参考电路图做具体描述。

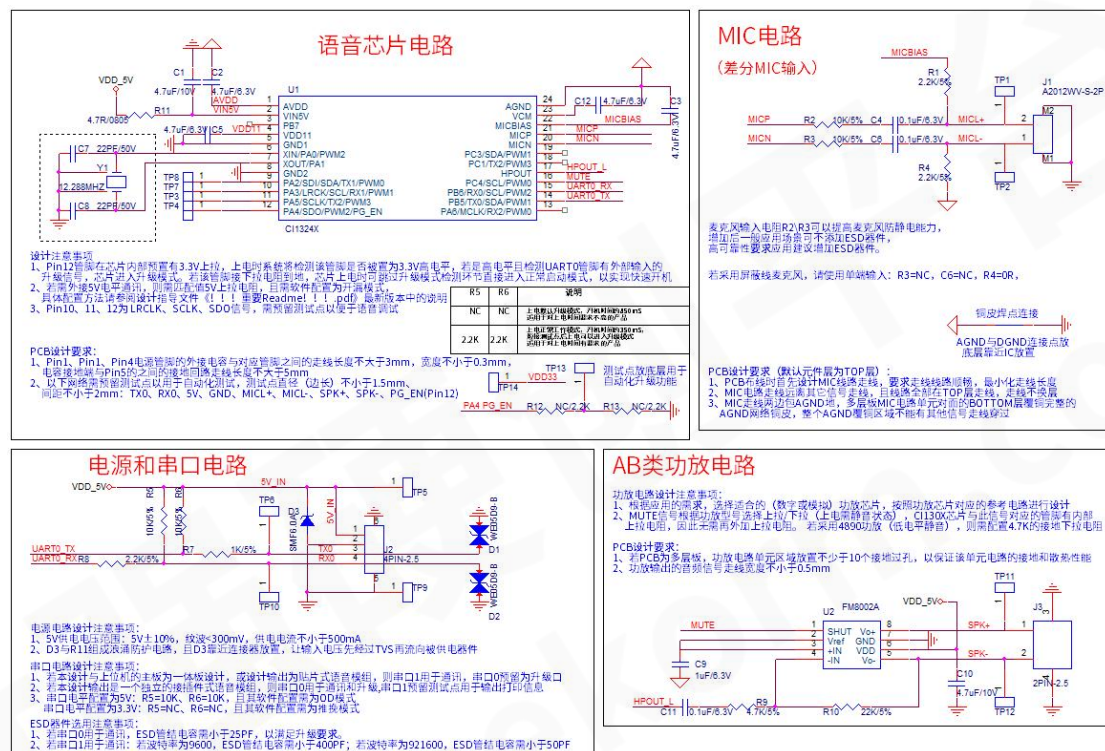


图 6-1 CI1324X 典型应用方案参考电路图

上图为包括 CI13241 在内的 CI1324X 系列芯片单麦克风差分输入和功放输出的典型应用方案参考电路图，用户可按照上图中对应的外围器件规格来进行设计。

原理图设计时如果要考虑板级在线升级功能，可以将 UART0 引脚引出，以方便 PCB 板片完成后通过 UART0 对主芯片内部的 Flash 进行固件升级。芯片的 PA4 (PG_EN) 引脚内部带上拉，上电默认为升级模式，开机后要检测外部 UART0 口发来的升级信号，如果有则直接启动升级。芯片默认的开机时间因为增加了升级模式的检测而延长，大概约 850ms；如果用户对开机时间有很高的要求，可以将 PA4 脚引出，增加两个 2.2KΩ 的下拉电阻到地，两个 2.2KΩ 电阻连接的中间增加一个测试点，此时芯片开机为正常模式，开机时间大概约 350ms，可以缩短开机时间。如果此时要在线升级可以通过外部给两个 2.2KΩ 电阻连接的中间测试点供高电平，将 PA4 引脚拉高，再通过 UART0 升级。

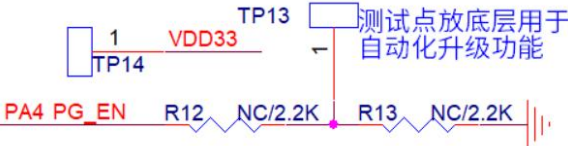
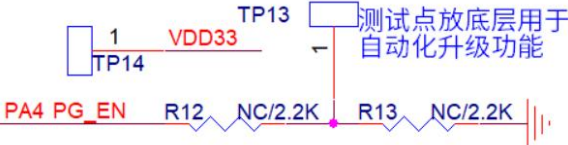
PG_EN 外接电阻图示	R5\R6 安装情况	PG_EN 高低电平	开机时间
	R5\R6 都 NC	高电平, 升级模式	850ms
	R5\R6 贴 2.2K	低电平, 工作模式	350ms

表 6-1 CI1324X 升级模式表

该芯片方案可选用差分麦克风设计或单端麦克风设计，推荐采用上图中的差分麦克风设计。如果用户对成本有要求，可以将上图中麦克风部分修改为单端麦克风设计，可以比差分麦克风少使用一些被动器件，但该方式仅推荐应用在麦克风线长小于 20 厘米的场合中，否则会因为线太长，抗干扰效果不够，导致语音识别效果没有差分麦克风设计的方式好。上图中功放采用的是 AB 类的功放，推荐采用 8002 功放芯片，用户也可以按照方案的要求自行选择功放芯片，如果不需要功放功能时也可以去掉该部分电路以降低成本。

用户如果对方案的功耗没有特殊要求时，建议直接采用芯片内部的 PMU 供电，如果有功耗要求，可以采用增加外部 DCDC 芯片给芯片 1.1V 供电，以降低功耗。芯片的 UART 口均支持 5V 通信，上图中的 UART0 口是接的 3.3V 信号，如果要接 5V，在 UART0 的 RX 和 TX 管脚外围增加连接到 5V 的上拉电阻即可，不用额外增加电压转换电路。

6.2 应用其它注意事项

1. 芯片内置的 RC 振荡器因半导体技术原理，在高温和低温环境会产生一定的温漂（±1.5%）。芯片内置波特率自适应硬件，该功能打开后可适应不同温度环境下和上位机的正常通讯。如果应用要求更高的时钟精度，请采用 CI1324X 系列芯片并使用外接晶振。

2. 芯片集成了 PMU 管理单元，PMU 包含两个 LDO，分别给芯片提供 3.3V 和 1.1V 电压，如对功耗无特殊要求，方案无需外部电源芯片，外供 5V 电源纹波需小于 300mV。

3. 芯片采用无铅环保工艺制造，SMT 焊接时请按照无铅标准设置炉温和时间等参数。

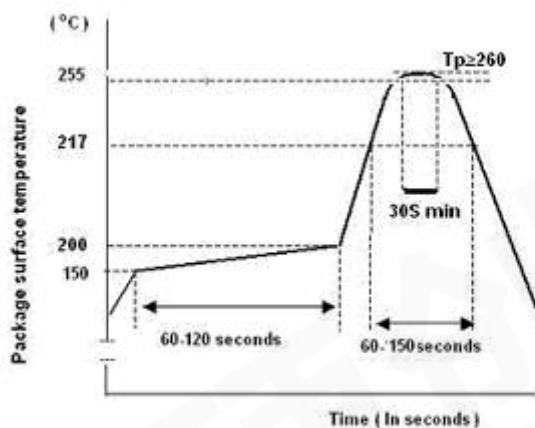


图 6-2 炉温曲线图

4. 芯片取用、包装时需注意静电影响，建议采用抗静电材料隔离。

- 启英泰伦保留说明书的更改权，恕不另行通知！客户在下单前应获取最新版本资料，并验证相关信息是否完整和最新。
- 任何半导体产品特定条件下都有一定的失效或发生故障的可能，买方有责任在使用本产品进行系统设计和整机制造时遵守安全标准并采取安全措施，以避免潜在失败风险可能造成人身伤害或财产损失情况的发生！
- 产品提升永无止境，我司将竭诚为客户提供更优秀的产品！